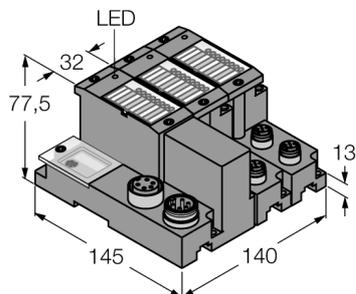


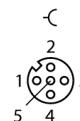
juego para comunicación I/O simple a través de DeviceNet con grado de protección IP67

TI-BL67-DN-S-4



- para la integración en sistemas PLC no se requiere ningún software especial (módulo funcional)
- hasta 50 m de cable entre la interfaz y el cabezal de lectura y escritura
- 3 conmutadores giratorios de codificación decimal para configurar la dirección del bus
- velocidad máxima de transmisión al bus de campo 120/250/500 kBit/s
- dos conectores 7/8" de 5 polos para la conexión al bus de campo
- LEDs de indicación para la tensión de alimentación, los errores acumulados y del bus, así como para el estado y el diagnóstico
- conexión de hasta 4 cabezales de lectura y escritura con cables de conexión M12 para BLident
- funcionamiento mixto de los cabezales de lectura y escritura HF y UHF

Diagrama de cableado



DeviceNet™ IN



| | |
|--|---|
| Designación de tipo | TI-BL67-DN-S-4 |
| N° de identificación | 1545115 |
| Número de canales | 4 |
| Medidas (An x L x Al) | 140 x 145 x 77.5 mm |
| Tensión de alimentación | 24 VDC |
| Alimentación máx. del sistema $I_{mb(SV)}$ | 1.5, A |
| Alimentación máx. del sensor I_{sens} | 4 A limitación electrónica del cortocircuito limitación electrónica del cortocircuito |
| Corriente máx. de carga I_c | 8 A |
| Rango admisible | 11...26 VDC |
| Velocidad de transmisión del bus de campo | 125/250/500 Kbit/s |
| Direccionamiento bus de campo | 0...63 |
| Direccionamiento bus de campo | 2 conmutadores giratorios dec. |
| Interfaz de servicio | Interfaz de servicio RS232 (clavija PS/2) |
| Técnica de conexión bus de campo | 2 x 22,2 mm (7/8"), 5 polos |
| Tecnología de conexión para la alimentación de tensión | Del cable para DeviceNet |
| Conexión del bus de campo | externo |
| Velocidad de transmisión | 115,2 Kbps |
| Separación de potencial | separación de la electrónica y el nivel de campo vía optoacoplador |
| Conectividad de salida | M12 |
| Alimentación del sensor | 0.5 A por canal, resistente al cortocircuito |
| Humedad relativa | 5-95 % (interno), nivel RH-2, sin condensación (cuando se almacena a 45 °C) |
| Control de vibraciones | Conforme a la norma EN 61131 |
| Resistencia prolongada a la vibración | a partir de VN 02-00 |
| - hasta 5 g (para 10 a 150 Hz) | para el montaje en regleta de montaje sin perforar conforme a EN 60715, con ángulos finales |
| - hasta 20 g (para 10 a 150 Hz) | para el montaje fijo en placa base o el cuerpo de la máquina. fijar al menos cada segundo módulo con dos tornillos cada uno |
| Control de choques | Conforme a IEC 60068-2-27 |
| Caídas y vuelcos | conforme a IEC 68-2-31 y caída libre conforme a IEC 68-2-32 |
| Compatibilidad electromagnética | Conforme a la norma EN 61131-2 |
| Grado de protección | IP67 |
| Incluido en el equipamiento | 1 x placa terminal BL67 |

juego para comunicación I/O simple a través de DeviceNet con grado de protección IP67

TI-BL67-DN-S-4

Principio de funcionamiento

BL ident se puede integrar en la estructura de la planta de muchas formas.

La multiplicidad de estándares de bus de campo como PROFIBUS-DP, EtherNet/IP, Ethernet Modbus TCP, EtherCAT, DeviceNet, CANopen y PROFINET IO permiten una integración flexible.

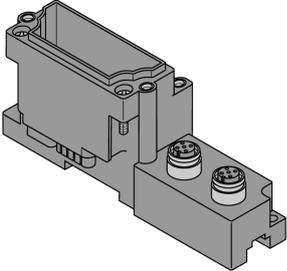
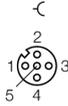
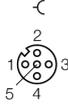
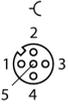
Los módulos electrónicos BL ident simples (BL20-2RFID-S, BL67-2RFID-S) se pueden integrar en sistemas existentes de control o host sin bloque de función, ya que se utilizan datos de proceso de entrada y salida estándar para comunicación.

Gateway programable con procesamiento previo descentralizado para descargar el control y el bus de campo.

Los denominados juegos premontados (de 2, 4, 6 u 8 canales) para todos los buses de campo reducen el coste del montaje.

juego para comunicación I/O simple a través de DeviceNet con grado de protección IP67
TI-BL67-DN-S-4

módulos básicos compatibles

| Dibujo acotado | Tipo | Configuración de las conexiones |
|---|---|---|
|  | <p>BL67-B-2M12 6827186 2 x M12, 5 polos, hembra, codificación A</p> | <p>Conector .../S2500</p>  <ul style="list-style-type: none"> 1 = BN (+) 2 = BK (Data) 3 = BU (GND) 4 = WH (Data) 5 = shield <p>conector .../S2501</p>  <ul style="list-style-type: none"> 1 = BN (+) 2 = WH (Data) 3 = BU (GND) 4 = BK (Data) 5 = shield <p>Conector .../S2503</p>  <ul style="list-style-type: none"> 1 = RD (+) 2 = BU (Data) 3 = BK (GND) 4 = WH (Data) 5 = shield |

juego para comunicación I/O simple a través de DeviceNet con grado de protección IP67

TI-BL67-DN-S-4

Indicadores LED

| LED | Color | Estado | Significación |
|-----------|-------|-----------------------|---|
| D | | OFF | No hay mensaje de error o diagnóstico activo. |
| | ROJO | ON | Fallo de la comunicación del bus del módulo. Compruebe si se ha extraído más de dos módulos electrónicos adyacentes. Relevantes son los módulos que se encuentran entre el Gateway y este módulo. |
| | ROJO | INTERMITENTE (0.5 Hz) | Diagnóstico de módulo pendiente. |
| RW0 / RW1 | | OFF | sin día disponible, sin diagnóstico activo |
| | VERDE | ON | día disponible |
| | VERDE | INTERMITENTE (2 Hz) | intercambio de datos con el día activo |
| | ROJO | ON | error cabezal de lecto-escritura |
| | ROJO | INTERMITENTE (2 Hz) | cortocircuito en el suministro de tensión del cabezal de lecto-escritura |

juego para comunicación I/O simple a través de DeviceNet con grado de protección IP67

TI-BL67-DN-S-4

I/O Mapping de datos

| INPUT | BYTE | Bit 7 | Bit 6 | Bit 5 | Bit 4 | Bit 3 | Bit 2 | Bit 1 | Bit 0 |
|-----------|------|---------------------|-------|--------|----------|---------|--------------|--------------|--------------|
| Channel 0 | 0 | DONE | BUSY | ERROR | XCVR CON | XCVR ON | TP | TFR | Reserved |
| | 1 | Error Code | | | | | | | |
| | 2 | Error Code 1 | | | | | | | |
| | 3 | Reserved | | | | | | | |
| | 4 | READ DATA (8 Byte) | | | | | | | |
| | 5 | | | | | | | | |
| | ... | | | | | | | | |
| | 10 | | | | | | | | |
| | 11 | | | | | | | | |
| Channel 1 | 12 | DONE | BUSY | ERROR | XCVR CON | XCVR ON | TP | TFR | Reserved |
| | 13 | Error Code | | | | | | | |
| | 14 | Error Code 1 | | | | | | | |
| | 15 | Reserved | | | | | | | |
| | 16 | READ DATA (8 Byte) | | | | | | | |
| | 17 | | | | | | | | |
| | ... | | | | | | | | |
| | 22 | | | | | | | | |
| | 23 | | | | | | | | |
| OUTPUT | BYTE | Bit 7 | Bit 6 | Bit 5 | Bit 4 | Bit 3 | Bit 2 | Bit 1 | Bit 0 |
| Channel 0 | 0 | XCVR | NEXT | TAG ID | READ | WRITE | TAG INFO | XCVR INFO | RESET |
| | 1 | Reserved | | | | | Byte Count 2 | Byte Count 1 | Byte Count 0 |
| | 2 | Address high byte | | | | | | | |
| | 3 | Address low byte | | | | | | | |
| | 4 | WRITE DATA (8 Byte) | | | | | | | |
| | 5 | | | | | | | | |
| | ... | | | | | | | | |
| | 10 | | | | | | | | |
| | 11 | | | | | | | | |
| Channel 1 | 12 | XCVR | NEXT | TAG ID | READ | WRITE | TAG INFO | XCVR INFO | RESET |
| | 13 | Reserved | | | | | Byte Count 2 | Byte Count 1 | Byte Count 0 |
| | 14 | Address high byte | | | | | | | |
| | 15 | Address low byte | | | | | | | |
| | 16 | WRITE DATA (8 Byte) | | | | | | | |
| | 17 | | | | | | | | |
| | ... | | | | | | | | |
| | 22 | | | | | | | | |
| | 23 | | | | | | | | |