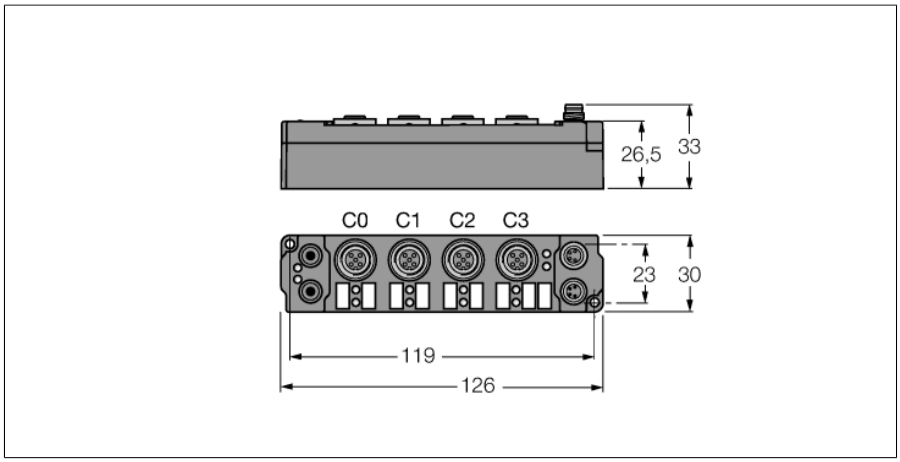
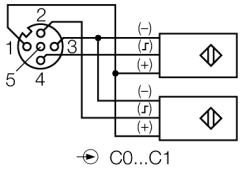
módulo de extensión piconet para IP-Link
4 entradas digitales pnp filtro 3 ms
4 salidas digitales 2 A
SNNE-0404D-0008

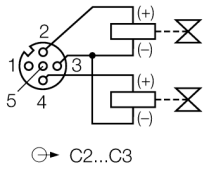


- conexión directa a IP-Link
- carcasa reforzada por fibra de vidrio
- electrónica de módulos completamente sellada
- conector de metal
- grado de protección IP67

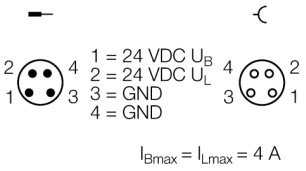
Entrada M12 × 1



Salida M12 × 1



Fuente de alimentación M8 × 1



Tipo	SNNE-0404D-0008
N.º de ID	6824199
Número de canales	8
Tensión de servicio / de carga	20…29 VDC
Corriente de servicio	≤ 25 mA
Longitud del LWL	≤ 15 m
Número de canales	4 entradas digitales, conforme a EN 61131/-2
Tensión de entrada	20…29 VDC de la tensión de servicio
Voltaje de señal de nivel bajo	-3 hasta 5 VDC (EN 61131-2, tipo 2)
Tensión de señal, nivel alto	11 hasta 30 VDC (EN 61131-2, tipo 2)
Retardo a la entrada	3 ms
Corriente de entrada máx.	6 mA
Número de canales	4 salidas digitales, conforme a EN 61131/-2
Tensión de salida	20-29 V CC del voltaje de carga
Corriente de salida por canal	2 A (Σ 4 A), resistente al cortocircuito
Tipo de carga	óhmica, inductiva, lámpara
Frecuencia de conmutación	≤ 500 Hz
Factor de simultaneidad	0.5
Medidas (An x L x Al)	30 x 126 x 26.5 mm
Control de vibraciones	Conforme a EN 60068-2-6
Control de choques	conforme a EN 60068-2-27
Compatibilidad electromagnética	Conforme a la norma EN 61000-6-2/EN 61000-6-4
Grado de protección	IP67
Aprobaciones	CE, cULus

edición • 2024-10-03T00:46:11+02:00

LEDs

	LED designation	Status green	Status red	Function
IP-Link / module status	RUN / ERR (I/O)	flickers/ON	OFF	Receiving error-free IP-Link protocols
		flickers	flickers	Receiving faulty IP-Link protocols
		OFF	flickers	Receiving faulty IP-Link protocols / system fault
		OFF	ON	No receipt of IP-Link protocols / module error
Inputs	0...3	OFF		Input inactive (not dampened)
		ON		Input active (dampened)
Outputs	4...7	OFF		Output inactive (not switched)
		ON		Output active (switched)
Power supply	U_B	OFF		Operating voltage UB < 18 VDC
		ON		Operating voltage $U_B \geq 18$ VDC
	U_L	OFF		Load voltage $U_L < 18$ VDC
		ON		Load voltage $U_L \geq 18$ VDC

datos en la representación del proceso

			Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Coupling module parameter Byte alignment is "disabled" (default) and the previous byte has been completely used. 4 bit input data and output data each are mapped.	**Input**	**Byte 0**	Is used by the physically following bit-oriented extension module connected via the IP Link.				C1P2	C1P4	C0P2	C0P4
	Output	**Byte 0**					C3P2	C3P4	C2P2	C2P4
Coupling module parameter Byte alignment is "disabled" and the previous byte has been used halfway. 4 bit input data and output data each are mapped.	**Input**	**Byte 0**	C1P2	C1P4	C0P2	C0P4	Is used by the physically preceeding bit-oriented extension module connected via the IP Link.			
	Output	**Byte 0**	C3P2	C3P4	C2P2	C2P4				
Coupling module parameter Byte alignment is activated. 1 byte input data and output data each are mapped.	**Input**	**Byte 0**	idle	idle	idle	idle	C1P2	C1P4	C0P2	C0P4
	Output	**Byte 0**	C3P2	C3P4	C2P2	C2P4	idle	idle	idle	idle

C... = Connector no., P... = Pin no.

edición • 2024-10-03T00:46:11+02:00