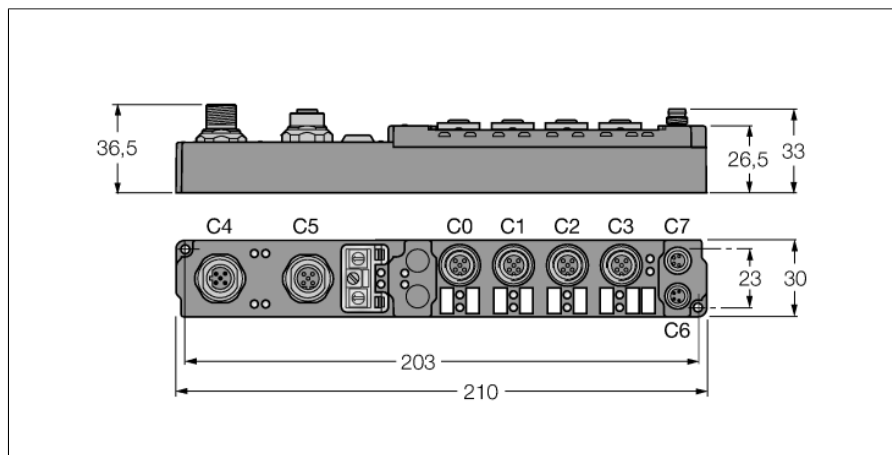


módulo stand-alone piconet para PROFIBUS-DP

4 entradas analógicas ± 10 V

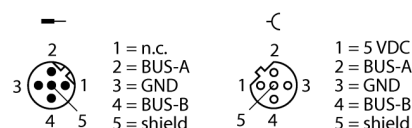
SDPB-40A-1005



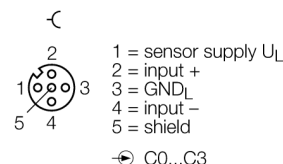
- 4 entradas analógicas ± 10 V
- interfaz de configuración
- funciones parametrizables
- asistido vía I/O-ASSISTANT 2
- conexión directa a bus de campo
- carcasa reforzada por fibra de vidrio
- con control de resistencia a choques y vibraciones
- electrónica de módulos completamente sellada
- conector de metal
- grado de protección IP67

Tipo	SDPB-40A-1005
N.º de ID	6824438
Número de canales	4
Tensión de servicio / de carga	20...29 VDC
Corriente de servicio	≤ 55 mA
Velocidad de transmisión del bus de campo	9,6 Kbit/s...12 Mbit/s
Direccionamiento bus de campo	0 hasta 99
Interfaz de servicio	parametrización a través del I/O-ASSISTANT
Separación de potencial	bus de campo para la tensión de servicio
Número de canales	4 entradas analógicas ± 10 V
Resistencia de entrada	> 100 k Ω
Separación de potencial	canales para la tensión de servicio
Tensión de sincronización	máx. 35 V
Corriente de medición	0,5 mA
Tiempo de conversión	250 ms
Error de medición relativo	$< \pm 0,3$ % de escala completa
Filtro de entrada	variable
Alimentación del sensor	de la tensión de carga
Medidas (An x L x Al)	30 x 210 x 26.5 mm
Control de vibraciones	Conforme a EN 60068-2-6
Control de choques	conforme a EN 60068-2-27
Compatibilidad electromagnética	Conforme a la norma EN 61000-6-2/EN 61000-6-4
Grado de protección	IP67
Aprobaciones	CE, cULus

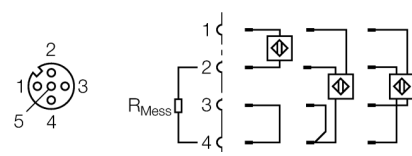
Bus de campo M12 x 1



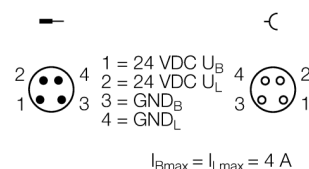
Entrada M12 x 1



Variante de conexión - entradas



Fuente de alimentación M8 x 1



datos en la representación del proceso

Valid for the setting "Motorola format"

SBn: Status byte channel n
CBn: Control byte channel n
Chn D0: channel n,
least significant data byte
Chn D1: channel n,
most significant data byte

	Address	Input data		Output data	
Pre-conditions	Word	High-Byte	Low-Byte	High-Byte	Low-Byte
Compact mapping: Starting with Ch0 D1 in "Low-Byte" word 0 all other bytes follow immediately. Only the user data are mapped (greyed in the table). Complex mapping: Data are mapped with control and status byte.	0	Ch0 D1	SB0	Ch0 D1	CB0
	1	SB1	Ch0 D0	CB1	Ch0 D0
	2	Ch1 D0	Ch1 D1	Ch1 D0	Ch1 D1
	3	Ch2 D1	SB2	Ch2 D1	CB2
	4	SB3	Ch2 D0	CB3	Ch2 D0
	5	Ch3 D0	Ch3 D1	Ch3 D0	Ch3 D1