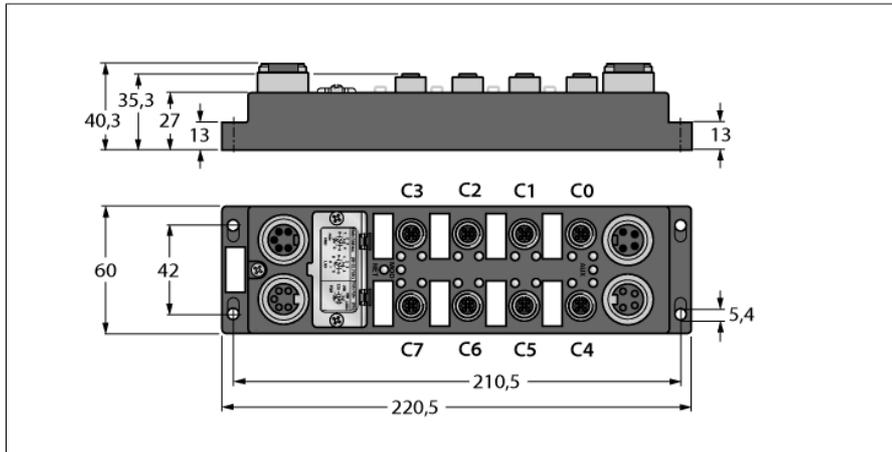


Module E/S pour bus de terrain DeviceNet

12 entrées digitales pnp

4 sorties digitales 0.5 A

FDNP-P1204G-TT



- 12 entrées digitales pnp
- 4 sorties digitales 0.5 A
- surveillance aux ruptures de câble
- contrôle de court-circuit
- diagnostic par canal
- Un canal par connecteur
- Alimentation d'actuateur séparée
- boîtier PA6 renforcé par fibres de verre
- testé aux chocs et vibrations
- électronique de module surmoulé
- connecteur métallique
- mode de protection IP67

Type	FDNP-P1204G-TT
N° d'identification	F0062
Nombre de canaux	16
Tension de service/en décharge	11...26 VDC
Courant de service	< 100 mA
Technique de connexion - alimentation en tension	2 x 7/8"

Entrées	
Nombre de canaux	(12) détecteurs pnp 3 fils
Tension d'entrée	13...26 VDC
Courant d'alimentation	< 80 mA par entrée, protégé contre les courts-circuits
Seuil de commutation	EN 61131-3 low max.: 1.5 mA / high min.: 2 mA
Retard à l'entrée	2.5 ms
Fréquence de commutation	≤ 100 Hz
Courant d'entrée max.	7 mA
Isolation	séparation galvanique par rapport au bus

Sorties	
Nombre de canaux	(4) actuateurs DC
Tension de sortie	24 VDC
Courant de sortie par canal	0,5 A, protégé contre les courts-circuits
Type de charge	ohmique, inductif, lampe
Fréquence de commutation	≤ 100 Hz
Facteur de simultanéité	1
Isolation	séparation galvanique par rapport au bus

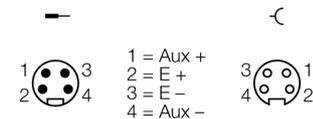
Alimentation de détecteur	du côté bus
Alimentation d'actuateur	séparément (Aux)

Vitesse de transmission bus de terrain	125/250/500 Kbit/s
Adressage bus de terrain	0...63 (dezimal) über Drehcodierschalter

Bus de terrain



alimentation en courant 7/8"



Dimensions (L x H x P)	60 x 220.5 x 27 mm
Matériau de boîtier	polyamide renforcé par fibres de verre (PA6-GF30)
Montage	4 trous de montage Ø 5,4 mm
Température ambiante	-25...+70 °C
Mode de protection	IP67
MTTF	149 Années suivant SN 29500 (Ed. 99) 20 °C
Homologations	CE, UL, CSA, FM

données dans l'image de processus

C1P4: connecteur 1, broche 4

APS: Etat Auxiliaire

ISS-3: court-circuit canal 3

IOS-2: rupture de câble canal 2

OS: état de sortie

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Input	Byte 0	C5P2	C5P4	C3P2	C3P4	C2P2	C2P4	C1P2	C1P4
	Byte 1	-	APS	-	-	C7P2	C7P4	C6P2	C6P4
	Byte 2	ISS-7	ISS-6	ISS-5	ISS-4	ISS-3	ISS-2	ISS-1	ISS-0
	Byte 3	OSS-3	OSS-2	OSS-1	OSS-0	IOS-11	IOS-10	IOS-9	IOS-8
	Byte 4	IOS-7	IOS-6	IOS-5	IOS-4	IOS-3	IOS-2	IOS-1	IOS-0
	Byte 5	OOS-3	OOS-2	OOS-1	OOS-0	IOS-11	IOS-10	IOS-9	IOS-8
Output	Byte 0	-	-	-	-	C4P2	C4P4	C0P2	C0P4