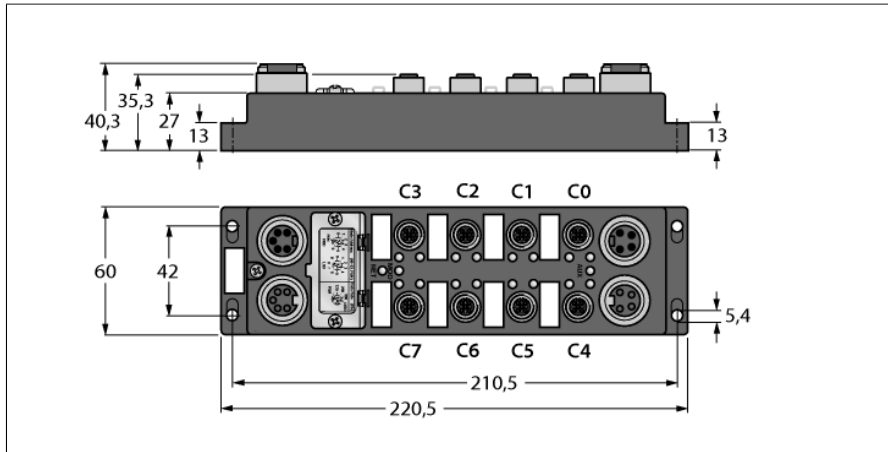


# Moduł I/O dla DeviceNet Fieldbus

## 8 wejść dwustanowych npn/pnp

## 8 wyjść dwustanowych 0,5 A

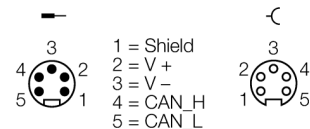
### FDNP-L0808G-TT



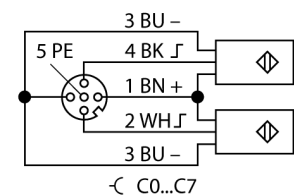
- 8 wejść dwustanowych npn/pnp
- i 8 wyjść dwustanowych, 24 VDC 0.5 A
- Kontrola przerwy w obwodzie
- Kontrola zwarcia
- Diagnostyka na kanał
- Jeden kanał na złącze
- Odrębne zasilanie urządzeń wykonawczych
- Obudowa PA6 wzmacniana włóknem szklanym
- Odporność na wstrząsy i vibracje
- Obudowana elektronika modułu
- Złącze metalowe
- Stopień ochrony IP67

Typ	FDNP-L0808G-TT
Nr kat.	F0069
Liczba kanałów	16
Napięcie pracy / obciążenia	11...26 VDC
Prąd pracy	< 100 mA
Podłączenie napięcia zasilania	2 x 7/8"
<b>Wejścia</b>	
Liczba kanałów	(8) 3-wire npn/pnp sensors
Napięcie wejściowe	13...26 VDC
Prąd zasilania	< 80 mA na wejście, ochrona przed zwarcieniem
Próg przełączania	EN 61131-3 niskie maks.: 1,5 mA / wysokie min.: 2 mA
Opóźnienie wejścia	2,5 ms
Częstotliwość przełączania	≤ 100 Hz
Maks. prąd wejścia	7 mA
Izolacja elektryczna	separacja galwaniczna podłączenia sieciowego
<b>Wyjścia</b>	
Liczba kanałów	(8) urządzeń wykonawczych DC
Napięcie wyjścia	24 V DC
Prąd wyjściowy na kanał	0.5 A, ochrona przed zwarcieniem
Typ obciążenia	obciążenie rezystancyjne, indukcyjne, lampowe
Częstotliwość przełączania	≤ 100 Hz
Współczynnik równoczesności	1
Izolacja elektryczna	separacja galwaniczna podłączenia sieciowego
Zasilanie czujników	bus connection
Actuator power supply	separate (Aux)
Prędkość transmisji sieciowej	125/250/500 kbps
Adresowanie sieciowe	0...63 (dezimal) über Drehcodierschalter

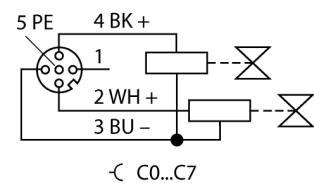
#### Sieć przemysłowa



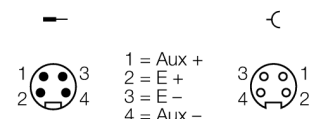
#### Wejście M12 × 1



#### Wyjście M12 × 1



#### Zasilanie 7/8"



Dimensions (W x L x H)	60 x 220.5 x 27 mm
materiał obudowy	Poliamid wzmocniany włóknem szklanym (PA6-GF30)
Montaż	4 otwory montażowe □ 5,4 mm
Temperatura pracy	-25...+70 °C
Stopień ochrony	IP67
Certyfikaty	CE, UL, CSA, FM

**Dane z odwzorowania procesu**

C1P4 Złącze męskie 1, 4-pinowe

APS: Auxiliary Status

ISS-3: Zwarty kanał 3

IOS-2: przerwa na kanale 2:

OS: stan wyjścia

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
<b>Input</b>	<b>Byte 0</b>	C3P2	C3P4	C2P2	C2P4	C1P2	C1P4	C0P2	C0P4
	<b>Byte 1</b>	ISS-7	ISS-6	ISS-5	ISS-4	ISS-3	ISS-2	ISS-1	ISS-0
	<b>Byte 2</b>	IOS-7	IOS-6	IOS-5	IOS-4	IOS-3	IOS-2	IOS-1	IOS-0
	<b>Byte 3</b>	OS-7	OS-6	OS-5	OS-4	OS-3	OS-2	OS-1	OS-0
	<b>Byte 4</b>	-	APS	-	-	-	-	-	-
<b>Output</b>	<b>Byte 0</b>	C7P2	C7P4	C6P2	C6P4	C5P2	C5P4	C4P2	C4P4